

아날로그집적회로설계 연구실

1. 지도교수: 전자공학부 장영찬 교수

2. 모집 대상

- 대학원 진학 석사희망 전자공학부 3/4학년 학부생
- 전자회로/반도체공학 교과목 기반 집적회로 설계로 창의설계를 진행하기를 희망하는 학부생

3. 연락/문의처: D425/D426, e-mail: ycjang@kumoh.ac.kr

4. 주요 연구분야

1) 아날로그/디지털 데이터 변환기

- Analog-to-Digital Converter 개발
- Digital-to-Analog Converter 개발
- 저전력/고속 아날로그 변환기 설계

2) 고속 신호 송신기 및 수신기

- 카메라/디스플레이 응용 위한 10Gbps ~ 20Gbps 송신기 및 수신기 회로 설계
- 클럭 발생기 및 주파수 합성기

3) 미세 크기의 지능형 센서 SoC

- Energy harvesting 및 전력 관리 회로
- 온도, 습도, 이미지 등을 위한 센서
- 저전력 데이터 변환기, 클럭 발생기 등

5. 장학 제도 및 졸업 후 진로

1) 한국연구재단 및 지능형반도체 전문인력양성사업 통한 장학 제도

2) 졸업생들의 진로 현황

- 삼성전자, SK hynix, 동부하이텍 등 반도체 관련 대기업 연구원
- 실리콘웍스, 실리콘마이터스, TLi 등 반도체 설계 전문기업 연구원

